

SU720: 16 Channel ADC ISO

Beschreibung

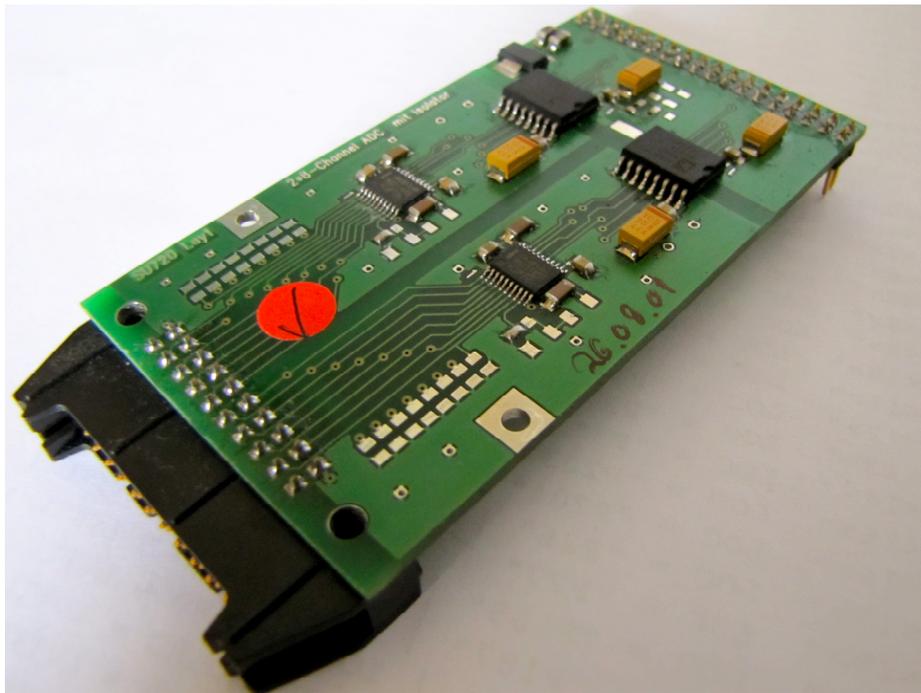
Dieses Modul entspricht in der Funktion der SU713 und ist dazu pincompatibel. Es handelt sich um einen „langsamen“ (5 μ s Wandlungszeit) Vielkanal Analog zu Digital Wandler (ADC) mit jeweils 14 Bit Auflösung.

Der Eingang-Spannungsbereich beträgt 0..+2,5V!

Auf dem Modul sind 2 Bausteine mit jeweils 8 Kanälen vorhanden (A=1..8; B=9..16), wobei die beiden Gruppen galvanisch voneinander und gegen das System getrennt sind.

Die Kanäle können in einer Gruppe nur nacheinander durch entsprechende Programmierung angewählt werden.

Hier kann durch die galvanische Trennung die Bezugsmasse beliebig (positiv, negativ) und auch auf höherem Potential (..1kV) liegen!



Funktionen

Anzahl	Modul	FPGA Modul
1	16 Kanal ADC	ADC16

SU720: 16 Channel ADC ISO

Steckerbelegung

Pin	Signal	Bedeutung
1	+ 5V	Spannungsversorgung
2	+5V	Spannungsversorgung
3	CS_B_n	
4	CS_A_n	
5	SCLK_B	
6	SCLK_A	
7	DIN_B	
8	DIN_A	
9	DOUT_B	
10	DOUT_A	
11		
12		
13		
14		
15		
16		
17		
18		
19		
20		
21		
22		
23		
24		
25		
26		
27		
28		
29		
30		
31		
32		
33		
34		
35	GND	Spannungsversorgung und Signalreferenz
36	GND	Spannungsversorgung und Signalreferenz