

SU714: HAL25 IF

Beschreibung

Dieses Modul wurde speziell als Interface mit schnellem 100 MHz ADC für die Auslese des HAL25 Detektor-Chips entwickelt.

<Bild>

Funktionen

Anzahl	Modul	FPGA Modul
1	ADC 14b, 100MHz	
1	JTAG Schnittstelle	
1	HAL25 Signals	

SU714: HAL25 IF

Steckerbelegung

Pin	Signal	Bedeutung
1	+ 5V	Spannungsversorgung
2	+5V	Spannungsversorgung
3	TKIn	HAL25
4		
5	D1	ADC
6	D0	ADC
7	D3	ADC
8	D2	ADC
9	D5	ADC
10	D4	ADC
11	D7	ADC
12	D6	ADC
13	D9	ADC
14	D8	ADC
15	D11	ADC
16	D10	ADC
17	D13	ADC
18	D12	ADC
19	TDO	JTAG
20	Pulse	HAL25
21	TCK	JTAG
22	TDI	JTAG
23	FRST	HAL25
24	CLKp	ADC
25	HOLD	HAL25
26	RCK	HAL25
27	TMS	JTAG
28		
29	CLKn	ADC
30	SCLK	ADC
31	SDATA	ADC
32	SEN	ADC
33	Reset	ADC
34		
35	GND	Spannungsversorgung und Signalreferenz
36	GND	Spannungsversorgung und Signalreferenz