

SU711: 6x Delay

Beschreibung

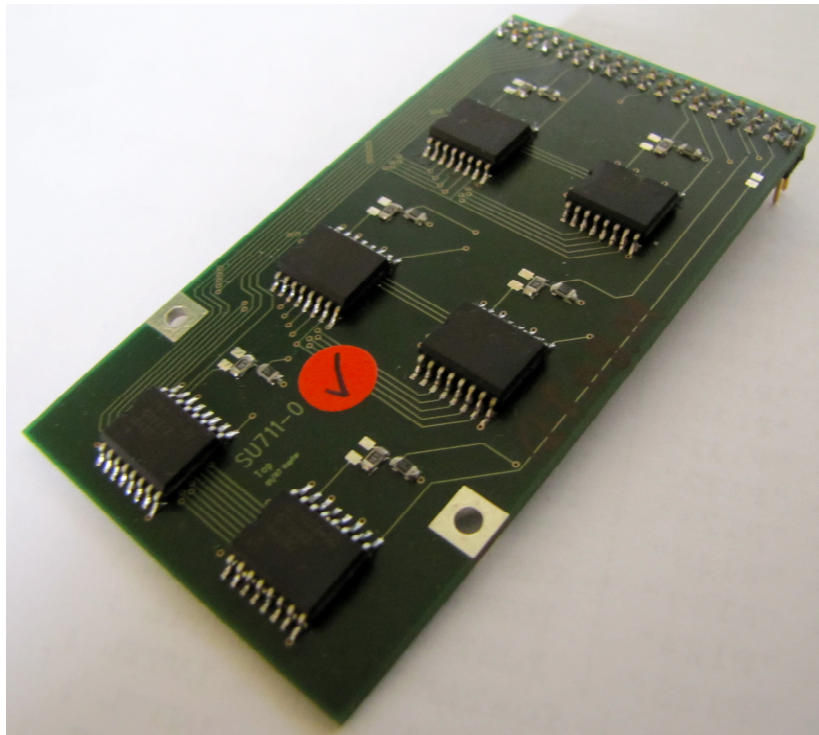
Zur Realisierung einer von der Systemclock unabhängigen Verzögerung eines beliebigen Signals ist dieses Modul geeignet. Die Verzögerung oder Durchlaufzeit ist für jedes Modul separat und unabhängig mit $n=0..255$ einstellbar. Damit ist jede mit diesem Baustein erzeugte Funktion jitterfrei bzw. synchron zum Signaleingang oder Trigger.

Mehrere, auch gemischte Bereiche sind möglich.

Die Auflösung und der Bereich der Verzögerung ist bausteinabhängig wobei eine Grundlaufzeit von typ.16.5 ns zu beachten ist

Baustein	Step/ns	Bereich/ns
DS1023-25	0.25	0..63.75
DS1023-50	0.50	0..127.5
DS1023-100	1	0..255
DS1023-200	2	0..510
DS1023-500	5	0..1275

. Es ist zu beachten, dass bestimmte DL7xx-Karten nur 5 Delaymodule unterstützen!



Funktionen

Anzahl	Modul	FPGA Modul
6	Digitales Verzögerungsmodul	DELAY

SU711: 6x Delay

Steckerbelegung

Pin	Signal	Bedeutung
1	+ 5V	Spannungsversorgung
2	+5V	Spannungsversorgung
3	D0	Dateneingang
4	D1	Dateneingang
5	D2	Dateneingang
6	D3	Dateneingang
7	D4	Dateneingang
8	D5	Dateneingang
9	D6	Dateneingang
10	D7	Dateneingang
11	Input 1	Signaleingang 1
12	LE 1	Latch Enable 1
13	Output 1	Signalausgang 1
14	Ref/PWM 1	Reference/Puls Width 1
15	Input 2	Signaleingang 2
16	LE 2	Latch Enable 2
17	Output 2	Signalausgang 2
18	Ref/PWM 2	Reference/Puls Width 2
19	Input 3	Signaleingang 3
20	LE 3	Latch Enable 3
21	Output 3	Signalausgang 3
22	Ref/PWM 3	Reference/Puls Width 3
23	Input 4	Signaleingang 4
24	LE 4	Latch Enable 4
25	Output 4	Signalausgang 4
26	Ref/PWM 4	Reference/Puls Width 4
27	Input 5	Signaleingang 5
28	LE 5	Latch Enable 5
29	Output 5	Signalausgang 5
30	Ref/PWM 5	Reference/Puls Width 5
31	Input 6	Signaleingang 6
32	LE 6	Latch Enable 6
33	Output 6	Signalausgang 6
34	Ref/PWM 6	Reference/Puls Width 6
35	GND	Spannungsversorgung und Signalreferenz
36	GND	Spannungsversorgung und Signalreferenz