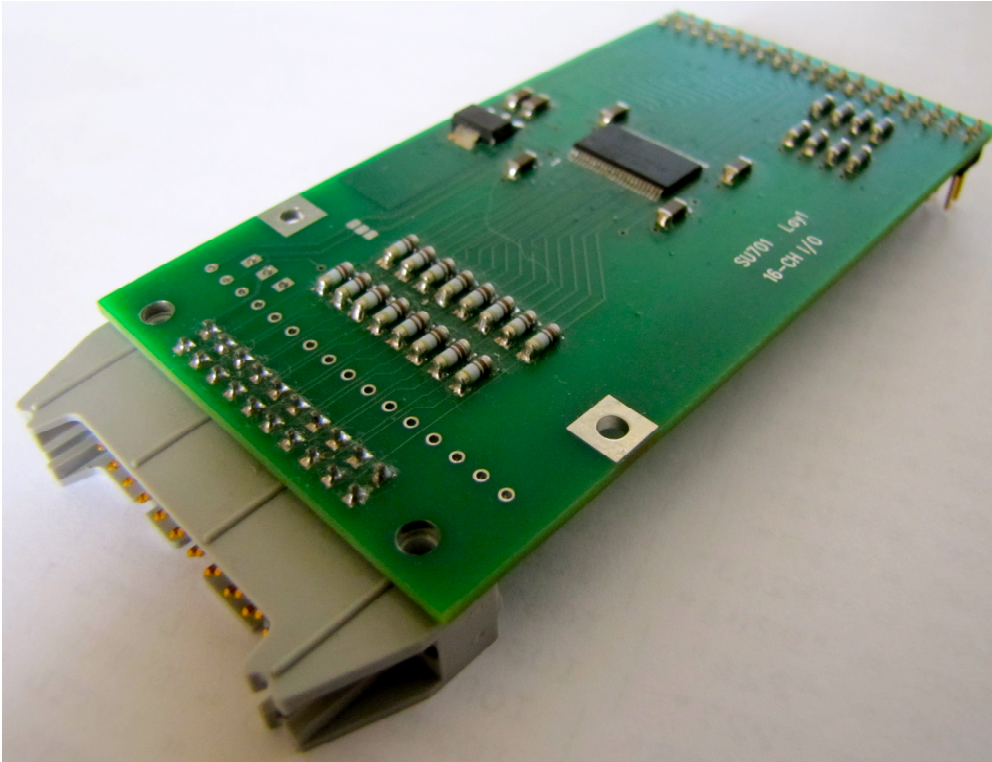


SU701: 16xTTL I/O

Beschreibung

Das Modul besitzt 16 TTL Eingänge bzw. Ausgänge mit einfacher Last. Jeweils eine Gruppe von 8 Kanälen (1..8, 9—16) kann entweder als Eingang oder als Ausgang programmiert werden. Bei der Verwendung als Ausgang ist eine Serienterminierung bestückbar. Der Flachbandstecker (M20) trägt sowohl 5V oder 3,5 Volt (Jumper) Spannungsversorgung. Auf dem Modul sind 8 LEDs unterstützt.



Funktionen

Anzahl	Modul	FPGA Modul
16	TTL I/O	DIO
8	LEDs	LED

SU701: 16xTTL I/O

Steckerbelegung

Pin	Signal	Bedeutung
1	+ 5V	Spannungsversorgung
2	+5V	Spannungsversorgung
3	OUT1-8_Enable	Enable Outputs 1..8 (Low)
4	DIR1-8	Direction OUT 1..8 (Low)
5	IO2	Channel 2
6	IO1	Channel 1
7	IO4	Channel 4
8	IO3	Channel 3
9	IO6	Channel 6
10	IO5	Channel 5
11	IO8	Channel 8
12	IO7	Channel 7
13	IO10	Channel 10
14	IO9	Channel 9
15	IO12	Channel 12
16	IO11	Channel 11
17	IO14	Channel 14
18	IO13	Channel 13
19	IO16	Channel 16
20	IO15	Channel 15
21	DIR9-16	Direction OUT 9..16 (Low)
22	OUT9-16_Enable	Enable Outputs 9..16 (Low)
23	LD2	LED 2 (low)
24	LD1	LED 1 (low)
25	LD4	LED 4 (low)
26	LD3	LED 3 (low)
27	LD6	LED 6 (low)
28	LD5	LED 5 (low)
29	LD8	LED 8 (low)
30	LD7	LED 7 (low)
31		
32		
33		
34		
35	GND	Spannungsversorgung und Signalreferenz
36	GND	Spannungsversorgung und Signalreferenz